

版本V5.0	2020/4/3			
PAD编号	信号名称	方向	极性	PAD类型
(从右往左)				
1	AVDD			AVDD_P
2	AVSS			AVSS_P
3	DVDD			DVDD_P
4	DVSS			DVSS_P
5	MATRIX_DOUT<15>	OUT	正	DPAD_OUT
6	MATRIX_DOUT<14>	OUT	正	DPAD_OUT
7	MATRIX_DOUT<13>	OUT	正	DPAD_OUT
8	MATRIX_DOUT<12>	OUT	正	DPAD_OUT
9	DVDD			DVDD_P
10	DVSS			DVSS_P
11	MATRIX_DOUT<11>	OUT	正	DPAD_OUT
12	MATRIX_DOUT<10>	OUT	正	DPAD_OUT
13	MATRIX_DOUT<9>	OUT	正	DPAD_OUT
14	MATRIX_DOUT<8>	OUT	正	DPAD_OUT
15	DVDD			DVDD_P
16	DVSS			DVSS_P
17	MATRIX_DOUT<7>	OUT	正	DPAD_OUT
18	MATRIX_DOUT<6>	OUT	正	DPAD_OUT
19	MATRIX_DOUT<5>	OUT	正	DPAD_OUT
20	MATRIX_DOUT<4>	OUT	正	DPAD_OUT
21	DVDD			DVDD_P
22	DVSS			DVSS_P
23	MATRIX_DOUT<3>	OUT	正	DPAD_OUT
24	MATRIX_DOUT<2>	OUT	正	DPAD_OUT
25	MATRIX_DOUT<1>	OUT	正	DPAD_OUT
26	MATRIX_DOUT<0>	OUT	正	DPAD_OUT
27	DVDD			DVDD_P
28	DVSS			DVSS_P
29	CA<8>	IN	正	DPAD_IN_PD
30	CA<7>	IN	正	DPAD_IN_PD
31	CA<6>	IN	正	DPAD_IN_PD
32	CA<5>	IN	正	DPAD_IN_PD
33	CA<4>	IN	正	DPAD_IN_PD
34	CA<3>	IN	正	DPAD_IN_PD
35	DVDD			DVDD_P
36	DVSS			DVSS_P
37	CA<2>	IN	正	DPAD_IN_PD
38	CA<1>	IN	正	DPAD_IN_PD
39	CA<0>	IN	正	DPAD_IN_PD
40	CA_EN	IN	正	DPAD_IN_PD
41	DIGSEL_EN	IN	正	DPAD_IN_PD
42	ANASEL_EN	IN	正	DPAD_IN_PD
43	DVDD			DVDD_P
44	DVSS			DVSS_P
45	AVDD			AVDD_P
46	AVSS			AVSS_P
47	AOUT	OUT	正	APAD_IO

版本V5.0	2020/4/3			
PAD编号	信号名称	方向	极性	PAD类型
(从上往下)				
1	AVDD			AVDD_P
2	AVSS			AVSS_P
3	PDB	IN	正	DPAD_IN_PU
4	VPSF	IN	50kΩ	APAD_IO
5	VPLSE_LOW	INOUT	700 mV	APAD_IO
6	VPLSE_HIGH	INOUT	600 mV	APAD_IO
7	PSUB_IN		负偏压	APAD_NEGTIVE
8	VRESET		电压	APAD_IO
9	VRESET2		电压	APAD_IO
10	AVDD			AVDD_P
11	AVSS			AVSS_P
12	IBIAS	INOUT	电压	APAD_IO
13	ITHR	INOUT	电压	APAD_IO
14	IDB	INOUT	电压	APAD_IO
15	I_MON_OUT	OUT	电流	APAD_IO
16	V_MON_OUT	OUT	电压	APAD_IO
17	VREF_IDAC_OUT	OUT	电压	APAD_IO
18	VCASN2_OUT	OUT	电压	APAD_IO
19	VCASN2	IN	电压	APAD_IO
20	VCASN_OUT	OUT	电压	APAD_IO
21	VCASN	IN	电压	APAD_IO
22	VCASP_OUT	OUT	电压	APAD_IO
23	VCASP	IN	电压	APAD_IO
24	VREF_BANDGAP	OUT	电压	APAD_IO
25	VREF_VDAC	IN	电压	APAD_IO
26	VREF_BANDGAP_ALT	OUT	电压	APAD_IO
27	VCLIP_OUT	OUT	电压	APAD_IO
28	VCLIP	IN	电压	APAD_IO
29	AVDD			AVDD_P
30	AVSS			AVSS_P
31	DVDD			DVDD_P
32	DVSS			DVSS_P
33	LOAD	IN	正	DPAD_IN_PD
34	SCK	IN	正	DPAD_IN_PD
35	SDI	IN	正	DPAD_IN_PD
36	SDO	OUT	正	DPAD_OUT
37	DVDD			DVDD_P
38	DVSS			DVSS_P
39	GSHUTTER	IN	正	DPAD_IN_PD
40	MATRIX_GRST	IN	正	DPAD_IN_PU
41	CON_DATA	IN	正	DPAD_IN_PD
42	DPLSE	IN	正	DPAD_IN_PD
43	APLSE	IN	正	DPAD_IN_PD
44	DVDD			DVDD_P
45	RSDS_RX_INp	IN	差分	APAD_IO
46	RSDS_RX_INn	IN	差分	APAD_IO
47	DVSS			DVSS_P
48	RSDS_IBIAS	IN	160uA	APAD_IO
49	RSDS_RX_OUT	OUT	正	APAD_IO
50	RSDS_TX_IN	IN	正	APAD_IO
51	DVDD			DVDD_P
52	RSDS_TX_OUTn	OUT	差分	APAD_IO
53	RSDS_TX_OUTp	OUT	差分	APAD_IO
54	DVSS			DVSS_P
55	RSDS_VCM	IN	电压	APAD_IO

Sector0/1/2
Sector3

56	RA_EN	IN	$\overline{\text{正}}$	DPAD_IN_PD
57	RA<0>	IN	$\overline{\text{正}}$	DPAD_IN_PD
58	RA<1>	IN	$\overline{\text{正}}$	DPAD_IN_PD
59	RA<2>	IN	$\overline{\text{正}}$	DPAD_IN_PD
60	RA<3>	IN	$\overline{\text{正}}$	DPAD_IN_PD
61	RA<4>	IN	$\overline{\text{正}}$	DPAD_IN_PD
62	RA<5>	IN	$\overline{\text{正}}$	DPAD_IN_PD
63	RA<6>	IN	$\overline{\text{正}}$	DPAD_IN_PD
64	RA<7>	IN	$\overline{\text{正}}$	DPAD_IN_PD
65	RA<8>	IN	$\overline{\text{正}}$	DPAD_IN_PD
66	CON_SEL _M	IN	$\overline{\text{正}}$	DPAD_IN_PD
67	CON_SEL _P	IN	$\overline{\text{正}}$	DPAD_IN_PD
68	DVDD			DVDD_P
69	DVSS			DVSS_P
70	RD_EN	IN	$\overline{\text{正}}$	DPAD_IN_PD
71	HIT_RST	IN	$\overline{\text{正}}$	DPAD_IN_PD
72	CACHE_CLK	IN	$\overline{\text{正沿}}$	DPAD_IN_PD
73	CACHE_BIT_SET<0>	IN	$\overline{\text{正}}$	DPAD_IN_PD
74	CACHE_BIT_SET<1>	IN	$\overline{\text{正}}$	DPAD_IN_PD
75	CACHE_BIT_SET<2>	IN	$\overline{\text{正}}$	DPAD_IN_PD
76	CACHE_BIT_SET<3>	IN	$\overline{\text{正}}$	DPAD_IN_PD
77	AVDD			AVDD_P
78	AVSS			AVSS_P
79	LVDS_RX_IN _p	IN	差分	APAD_IO
80	LVDS_RX_IN _n	IN	差分	APAD_IO
81	DVDD			DVDD_P
82	REFCLK_40M	IN	$\overline{\text{正}}$	DPAD_IN_PD

版本V5.0	2020/4/3			
PAD编号	信号名称	方向	极性	PAD类型
(从左到右)				
1	INQUIRY<0>	IN	正	DPAD_IN_PD
2	INQUIRY<1>	IN	正	DPAD_IN_PD
3	CLK_SEL	IN	正	DPAD_IN_PD
4	VC	OUT	电压	APAD_IO
5	DVDD			DVDD_P
6	DVSS			DVSS_P
7	SERIALIZER_CLKn	IN	差分	APAD_IO
8	SERIALIZER_CLKp	IN	差分	APAD_IO
9	PLL_CLKB	OUT	差分	APAD_IO
10	PLL_CLKA	OUT	差分	APAD_IO
11	SERIALIZER_OUTp	OUT	差分	APAD_IO
12	SERIALIZER_OUTn	OUT	差分	APAD_IO
13	DVDD			DVDD_P
14	DVSS			DVSS_P
15	SERIALIZER_RST	IN	电压	DPAD_IN_PU
16	DATA_OUT<0>	OUT	正	DPAD_OUT
17	DATA_OUT<1>	OUT	正	DPAD_OUT
18	DATA_OUT<2>	OUT	正	DPAD_OUT
19	DATA_OUT<3>	OUT	正	DPAD_OUT
20	DVDD			DVDD_P
21	DVSS			DVSS_P
22	DATA_OUT<4>	OUT	正	DPAD_OUT
23	DATA_OUT<5>	OUT	正	DPAD_OUT
24	DATA_OUT<6>	OUT	正	DPAD_OUT
25	DATA_OUT<7>	OUT	正	DPAD_OUT
26	DVDD			DVDD_P
27	DVSS			DVSS_P
28	DIG_RO_RST_x	IN	负	DPAD_IN_PD
29	FIFO_READEN	IN	正	DPAD_IN_PD
30	BLK_SELECT<0>	IN	正	DPAD_IN_PD
31	BLK_SELECT<1>	IN	正	DPAD_IN_PD
32	VALID_OUT<0>	OUT	正	DPAD_OUT
33	VALID_OUT<1>	OUT	正	DPAD_OUT
34	VALID_OUT<2>	OUT	正	DPAD_OUT
35	VALID_OUT<3>	OUT	正	DPAD_OUT
36	PSUB_IN		负偏压	APAD_NEGTIVE