

# JadePix3测试子板设计进展

2020年6月19日

董文豪

# 模拟端口测试设计

- ◆ 外部模拟电压输入（电压值不定）使用DAC
- ◆ 外部模拟电压输入（电压值确定）使用电位计分压
- ◆ 负压由端子从外部引入
- ◆ 内部电压测试
  - 通过跳线器选择测试或外部修正
  - 选用何种增强电路

# 位供电设计

- ◆ 外部稳压器或USB输入4V电源
- ◆ DAC部分：LDO降至3.3V供DAC、电压基准、电位计
- ◆ Jadepix3:
  - 模拟数字分开供电
  - 均由LDO降压至3.3V供电
  - 可以通过跳线器选择外部供电以测试功耗

# 待解决问题

- ◆ HPC接头型号
- ◆ Serdes 时钟
- ◆ LVDS receiver/driver 测试电路
- ◆ VREF\_VDAC 提供方式

*Thanks !*