

用于 LGAD 读出的前端模拟原型 ASIC 设计

Friday, 26 November 2021 16:28 (18 minutes)

Primary author: 陈, 晗 (中国科学技术大学)

Co-author: Dr 赵, 雷 (中国科学技术大学)

Presenter: 陈, 晗 (中国科学技术大学)