

## MTPC 读出电子学研制进展

*Saturday, 25 November 2023 15:00 (30 minutes)*

基于分立元件技术路线的多用途时间投影室 (MTPC) 可扩展通用读出电子学目前已完成了 1536 路的研制, 并进行了多次束流实验。在目前的基础上, 正在进行 TPC 双端读出电子学的研制和调试, 并针对目前电子学存在的问题和需求提出改进的方法, 展望未来基于集成 ASIC 技术路线的万路级通用读出电子学。

**Presenter:** 赵, 懋源 (中国科学技术大学)