

HVCMSO 会议

2024.10.15

参会：邓建鹏，李乐怡，李一鸣，陆卫国，缪德星，王聪聪，魏晓敏，项治宇，徐子骏，张晓旭，赵泽煊，曾程，周扬

高阻晶圆调研

- 高能所新加入研发的同事王聪聪调研国内12英寸高阻晶圆的情况，有些电阻率标称100 Ohm cm左右。颗粒度等参数需要明确。通常25片起订购。具体见ppt。

COFFEE2电路测试

- 治宇报告使用Caribou系统对COFFEE2阵列测试情况
 - 载板用到若干CAR板接口，但在FPGA中无连接。通过打线调整，可选通20列中约一半；选中列后行选通可正常工作。
 - 无注入、无信号时放大器有~400kHz周期性输出，来源未知
- 考虑的下一步调试计划：
 - 遮光，排除FPGA板上LED影响
 - 利用重新设计的手动调试载板测试，隔离Car系统影响
 - 利用模拟研究放大器行为
 - 尝试用FIB断开电荷注入与放大器，或放大器与比较器

仿真

- 建鹏基于仿真结果初步准备CEPC workshop海报

设计进展

- 赵泽煊对时钟电路等做了功率计算，比较HVT和RVT库区别，结论是HVT功耗低，应选用
- 张晓旭用数字方式实现serialiser的设计、版图，验证320MHz下可用

待行动

→ 本周内检查卫国提出的新版手动调节载板设计，交付制板

→ 周五前cepc workshop海报应完成初稿请同事们检查