

探测器前端专用集成电路 GEMPROC 的性能研究

Thursday, 16 August 2012 09:24 (12 minutes)

本文介绍了为多层 GEM 探测器所设计的专用集成芯片 GEMPROC 的测试结果。该芯片集成了 16 个信号通道，每个通道包括电荷灵敏前放、整形电路和峰值保持电路，并将峰值信息串行输出。描述了测试的环境和电路，并对测试结果进行分析。

Primary author: Ms 王, 庆娟 (epc)

Presenter: Ms 王, 庆娟 (epc)

Session Classification: 第二分会场（核电子学、核医学电子学、计算技术应用）

Track Classification: 核电子学