

基于 1553B 总线协议的终端系统软件设计与应用研究

Thursday, 16 August 2012 11:05 (15 minutes)

本研究基于 1553B 总线通讯协议，利用单片机为核心处理器构建终端系统（RT），并与总线控制器（BC）进行通讯。为保证指令通讯和数据传输的可靠性与时效性，对于终端系统的软件设计提出了更高的要求。通过对实际应用中出现的问题加以研究，提出了一系列的软件处理措施，处理效果令人满意。
关键词：终端系统；单片机；软件设计；BU65170

Primary author: Mr 文, 星 (中国科学院高能物理研究所)

Presenter: Mr 文, 星 (中国科学院高能物理研究所)

Session Classification: 第二分会场（核电子学、核医学电子学、计算技术应用）

Track Classification: 核电子学