

Silicon Tracker TDR 例会会议纪要

时间: 2025 年 12 月 26 日 上午 9:30 → 11:42

地点：主楼 511

线下人员：严琪、王聪聪、李刚、崔宇鑫、史欣、张嘉健、张希媛、钱小辉、李宇杰、周扬、严雄波、鲍晨涛、赵梅、张奕晗

线上人员：刘磊、荆小平

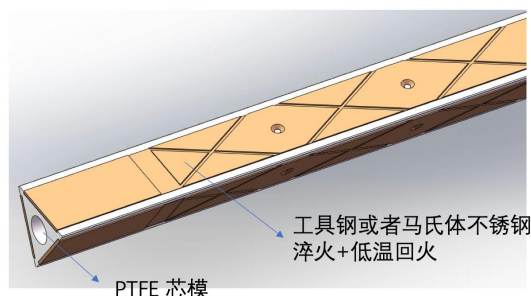
请假: 徐子俊、李一鸣、袁煦昊

缺席：陆卫国

会议内容:

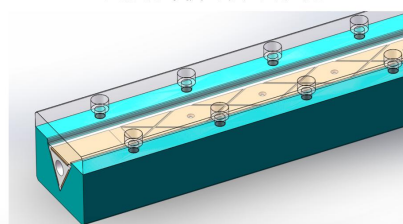
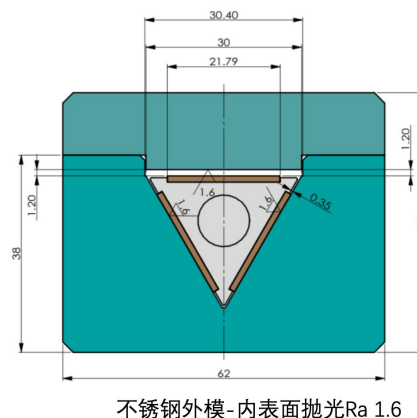
- 严琪介绍了组织架构方面的规划，包括人员职责分配、出入库管理、合作协议、流片前 review 等，详见：[SiliconTracker 组织事宜 20251226.pdf](#)
- 钱小辉介绍了三角桁架的模具优化，与会人员详细讨论了相关方案细节

模具优化



芯模

碳纤维桁架长度1000 mm

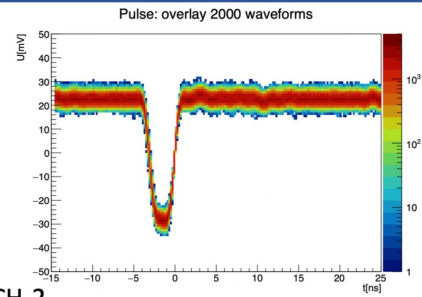


- 目前已经到了 5 片（新到 3 片），新到的 N+层浓度较低的结果较差(主要是击穿电压),新到的 3 片 N+层浓度较高的初步测试结果是符合预期的。可能是 N+层掺杂的工艺存在一些问题。需要划开后分析注入浓度。
- 鲍晨涛展示了 Beta 源测试的初步分析结果，初步结果如下

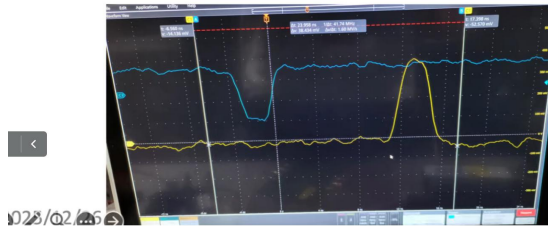
四通道校准



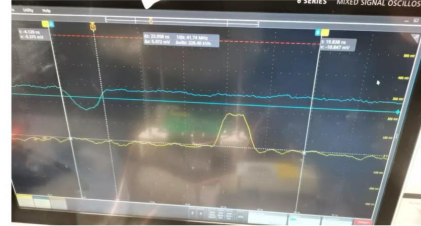
输入方波Pulse:
Frequency: 5MHz
Amplitude: 50 mV
Width: 3ns
Lead Edge: 1ns
Trail Edge: 1ns



4CH-1

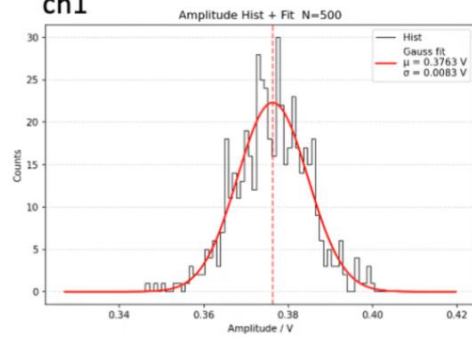


4CH-2

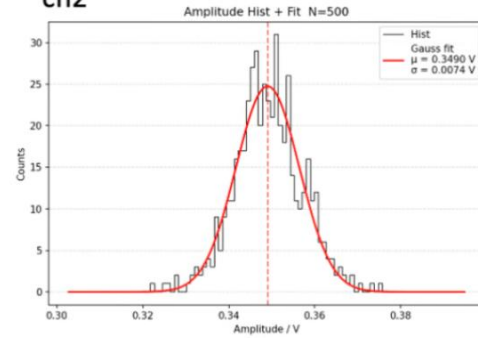


3

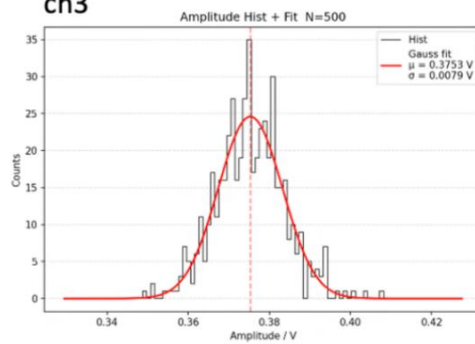
ch1



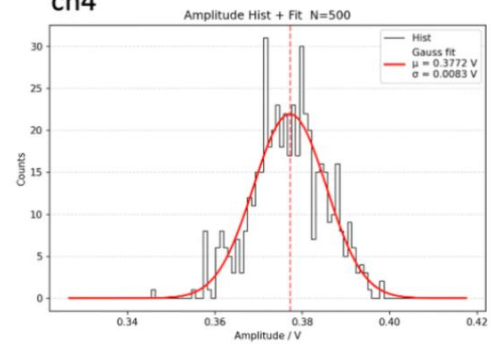
ch2



ch3



ch4



- 周扬介绍了目前 HV-CMOS 的流片情况，任务非常的紧张，还在修改 PDK

附图:

