

Silicon Tracker TDR 例会会议纪要

时间：2026 年 05 月 22 日 上午 9:30 → 11:53

地点：多学科 228

线下人员：严琪、张嘉健、崔宇鑫、张希媛、史欣、汪凯宁、李刚

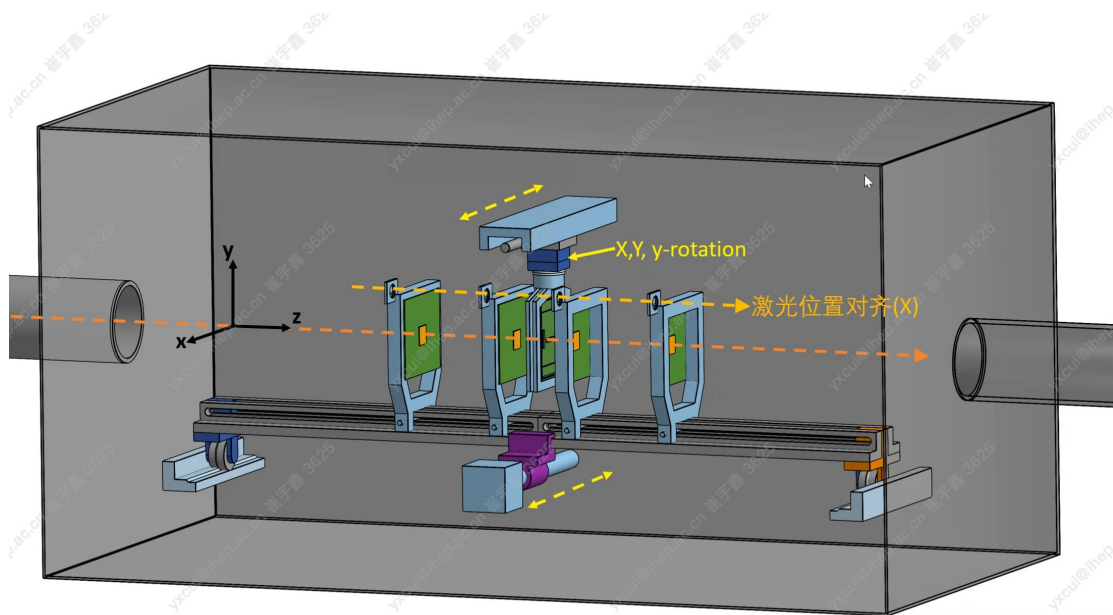
线上人员：常正则、张志航、赵旭航、陈思雨、陈娇龙、荆小平

请假：张奕晗、赵梅、严雄波

缺席：

会议内容：

- 鉴于目前人手短缺，协调了部分人员参与机械设计相关工作，目前机械相关采购大部分已到货，正在组装中。
- 张嘉健介绍了束流望远镜初步规划，与会人员讨论了具体细节，详见 indico 附件。



- 本周将原有的 SMA 接口改为了 MMCX 的+电源线，等器件准备好后进行测试。后续考虑单 PCB+双面探测器结构设计。
- 崔宇鑫介绍了 HERIS-V1 的初步测试结果，上电测试正常，GPIO、I2C 模块功能正常，后续将测试 SPI、UDP 模块，CoreMark 初步测试结果跑分约在 1.75，后续将在 FPGA 上验证。LATRIC+Beta 初步测试时间分辨结果约为 22 ps (280V、示波器取数、DAC 高阈值)。
- 史欣介绍了相关会议情况以及 SiC 初步测试结果，上周发现的低电压高、高电压低的

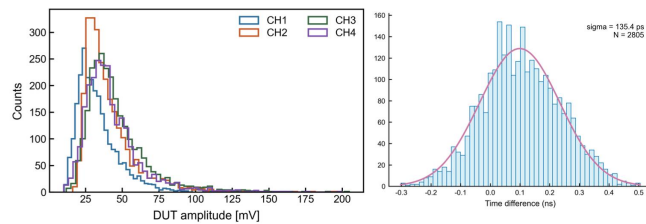
反常现象依然存在，当前测试方法存在较大波动性，需重新评估。确认了与西班牙合作方的样品测试协议，数据归属明确。严琪强调样品外送前需提前报备并统一标准，不能有例外。Pixel 类型目前打线的 4 个通道一致性很好，时间分辨 ~ 136 ps。

测试方法与结果

- 以平板型LGAD作为参考触发，将两块粘合了器件的多通道快速信号读出板固定在专用夹具上
- 夹具上方放置Sr 90 beta源，依次穿过参考探测器和待测探测器，在器件的四个通道上产生信号



- 四通道联合时间分辨 ~ 136 ps
- 四个通道信号一致性很高



- 张希媛和汪凯宁介绍了 Beta 测试相关进展，更换机械平台后，已满足测试需求。本周测试了不同电压、示波器取数条件等数据，后续将形成一套标准化流程。
- 严琪介绍了当前数据分析的标准化流程，与会人员进行了充分的讨论交流。

附图：

