

Silicon Tracker TDR 例会会议纪要

时间：2026 年 08 月 28 日 上午 9:00 → 13:35

地点：多学科 228

线下人员：严琪、赵梅、史欣、张希媛、崔宇鑫、张嘉健、严雄波、贾文韬、张奕晗、周嘉奇、部分科创学生

线上人员：钱小辉、陈娇龙、刘磊、陈思雨、陈义仁、荆小平、刘泊璇

请假：李刚

缺席：

会议内容：

- 史欣介绍了最近和我们相关的一些会议，包括 CEPC workshop 等
- 刘磊介绍了 LATRIC1+LGAD 的初步测试结果，目前出现了时钟串扰噪声，目前怀疑是 LGAD 打线后引入时钟串扰，与会人员讨论了后续测试细节，包括更换器件、高压只接地线等
- testboard 1(打4块芯片16个通道、加高压漏电流异常测试板)
- latic1前端模拟信号输出、蓝色信号单格2mV



lgad打线芯片



lgad未打线芯片

- 张希媛试讲了基金申请报告，与会人员讨论并修改了相关细节
- 刘泉、钱小辉简单介绍了机械相关的进展
- 陈思雨介绍了本周三与加速器相关人员讨论的内容，严琪进行了补充
- 刘泊璇介绍了激光测试进展，总结了目前测试时间过长原因以及下周的测试计划
- 严琪介绍了激光和 Beta 等效测试进展，Beta 等效强度 $\sim 0.015\%$ 激光
- 张嘉健介绍了不同器件的时间分辨，与会人员讨论了细节，详见 indico 附件

- 贾文韬介绍了 4cm 器件挑选、数据复测等内容
- 朱研展示了新测试板结构，已于今日投板
- 赵旭航展示了 FPGA 开发板的研究进展，包括 10 对 SMA、SFP 等细节
- 陈义仁介绍了束流望远镜 DAQ 的初步设计规划

附图：

