

Silicon Tracker TDR 例会会议纪要

时间：2026 年 09 月 11 日 上午 9:00 → 13:30

地点：多学科 228

线下人员：严琪、赵梅、史欣、张希媛、李刚、崔宇鑫、张嘉健、严雄波、贾文韬、张奕晗、刘泊璇、贺靖轩

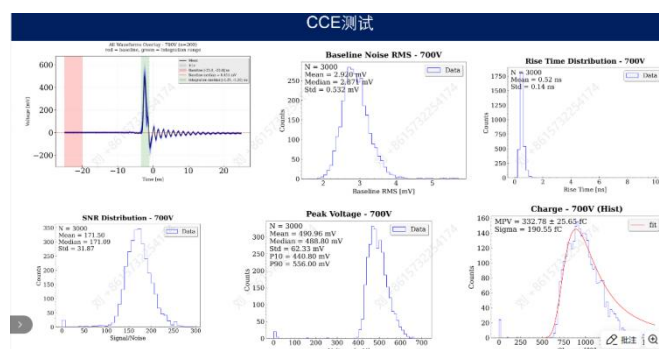
线上人员：钱小辉、陈娇龙、陈思雨、瞿锐、陈义仁、刘磊、赵旭航、部分科创学生

请假：

缺席：

会议内容：

- 史欣介绍了需要购买的实验设备，大家进行讨论协商。
- 瞿锐介绍了冷却系统的进展和后续的交接工作。
- 陈思雨介绍了加速器的规划进展和机械设计，与会人员进行讨论。
- 陈义仁介绍了太初芯片的硬件总体结构设计，与会人员进行讨论。
- 赵旭航介绍了涵盖 Bank 连接修正、电平调整、冗余结构清理及 SFP 接口扩容等硬件改动，可见硬件设计正处于密集的查漏补缺与迭代阶段。
- 陈娇龙介绍了目前板子的进度并关注进展。
- 刘磊介绍了 LATRIC1+LGAD 的进一步测试结果和进展，反馈屏蔽 LGA 器件后噪声改善不明显，坦言因开槽取口导致铝箔包裹不严实，无法完全密封，讨论后建议 3D 打印一个 LATRIC1 屏蔽盖，屏蔽噪声，并说明下周的工作内容。
- 赵梅介绍了 LGAD 的进度和结构设计。
- 周嘉奇介绍了低温测试，与会人员讨论后强调先敲定标准流程至关重要，旨在确保数据处理的规范与统一。



- 张奕晗介绍了上周的 W4DCD22PIN 器件测试，重新处理了数据，trigger 有些许区别，但是 mvp 是合理的，表明数据不够，与会人员进行了讨论。
- 张希媛介绍了 beta 源测试的排班表，与会人员进行了讨论。
- 刘泊璇介绍了 pixel 器件的激光测试的进展和结果。
- 张嘉健介绍了激光测试的分析数据，并说出 piexl 器件的测试数据分析，与会人员进行讨论。
- 贾文韬介绍了 beta 测试的进展。

附图：

