

Silicon Tracker TDR 例会会议纪要

时间：2025 年 8 月 29 日 上午 9:30 → 11:27

地点：多学科 228

主要参会人员：李刚、严雄波、史欣、徐子俊、周扬、钱小辉、赵梅、袁煦昊、王翰文、张奕晗、骆首栋、李宇杰、鲍晨涛、崔宇鑫、张嘉健、符晨曦、李一鸣、
(线上：陆卫国)

请假：王聪聪、
缺席：

会议内容：

- 1、下周一的彩排中 HV-CMOS 的测试完成度需要达到 80%，如何定义这 80%，李一鸣表示 PLL 已经重新测试一遍，当前超过 400 MHz 后的输出不稳定；正在 SPI 测试，目前固件通讯没有问题，但大量像素的偏置需要在外接 PCB 中调整，正在测试中；由于没有使用工艺厂商 IO，自己设计的 IO 还需要时间验证；芯片测试的载板已经迭代了 3 次，每次制作周期需要约一周。
- 2、LGAD 的 TDC 测试结果表面当前每个点的精度约在零点几 LSB, TOA 和 TOA 的转移曲线线性比较好，前放目前没有 sensor，结果待更新。
- 3、目前河南经费官方仍没有任何进展。但有消息表示会在 9 月份组织答辩。

附图：

