

Silicon Tracker TDR 例会会议纪要

时间：2025 年 9 月 19 日 上午 9:30 → 10:10

地点：多学科 226

主要参会人员：严琪、严雄波、李刚、陆卫国、袁煦昊、史欣、李一鸣、徐子俊、赵梅、周扬、、张奕晗、李宇杰、鲍晨涛、骆首栋、崔宇鑫、张嘉健、王翰文
(线上：傅成栋)

请假：王聪聪、荆小平、钱小辉 **缺席：**

会议内容：

- 1、上周我们组进行了 TDR 评审，整体反馈不错，感谢大家这段时间的付出，下周三左右是整个 review 结束的时间，后续还需要提交十五五的项目规划书以及考虑束流测试相关的规划，CERN 明年要关机维护，需要先行准备申请材料；LATRIC 近期也将和 LGAD 进行联合测试。
- 2、当前 LATRIC 的 TDC 测试，使用时钟板精度可达 90 fs，随后经过一个微分电路产生 TDC 的激励信号，可以为 HV-CMOS 提供借鉴意义。
- 3、经费方面，后续的院里项目申请仍在准备中，预计两个月左右有消息；上期仍欠微电子所 97 万，已向领导反映努力解决；河南经费目前为 2024 年预留经费，当前每批经费都需要特批，后续希望大家准备好材料，具体到型号，经费今年到账后时间会非常紧张。
- 4、下周理化所会来所商谈二氧化碳冷却系统技术方案，下下周商谈合作框架。
- 5、当前钱小辉提出的机械结构准备不足，需要模拟来证明方案可行性后再往前推进。
- 6、下一版 LATRIC 计划 8 通道中 4 通道有前放，4 通道没有，来测试前放对串扰的影响，后续考虑到供电、成品率、成本的影响，如果无法解决，会从 128 通道改为 2 个 64 通道拼接而成。

7、和微系统所合作是第一次流片，需要更多的进行工艺验证，10月底严琪会去微系统商谈下一步合作计划。

附图：

