

Silicon Tracker TDR 例会会议纪要

时间：2025 年 10 月 24 日 上午 9:30 → 12:34

地点：主楼 511

主要参会人员：严琪、李刚、赵梅、严雄波、陆卫国、史欣、钱小辉、张奕晗、李宇杰、鲍晨涛、崔宇鑫、张嘉健、王翰文（线上：符晨曦、胡坤、张希媛、荆小平、傅成栋）

请假：王聪聪、周扬、袁煦昊、李一鸣、徐子俊

缺席：

会议内容：

- 1、王翰文介绍当前 LATRIC-LAGD 测试的 PCB 板相关进展，已于 23 日周四投板，目前线宽引起的阻抗匹配、元器件购买等工作已经完成
- 2、目前 QSFP+遇到一些问题，参数过多，还需要一些时间，PCIe 等其他高速协议传输方案也在考虑中，可以用于后续 ADC+LGAD，采集数据不用通过示波器，而是直接在 FPGA 传输到 PC 端处理，流程更自动化
- 3、目前张嘉健、史欣、王翰文等正在调研 Gantry，和厂家沟通性能、价格等
- 4、之前机械桁架结构存在一定问题，需要更换材料，正在重新和厂家讨论报价
- 5、暂定每周二下午 2 点会定期和理化所讨论二氧化碳冷却方案的设计，欢迎感兴趣的老师同学参加
- 6、LGAD 流片招标公告已发出，相关工作正在进行中。测试用的激光系统近期将准备完毕。赵梅介绍了 LGAD 的 Trench 仿真情况，修改 trench 的不同宽度、深度等仿真粒子的信号收集情况，展示了不同配置的流片排版情况，期望于 11 月份流片。后续考虑和计算中心商量，能否协调部分计算资源
- 7、崔宇鑫介绍了 10 月份 riscv 芯片流片的情况，回顾了设计的过程，介绍了芯片的结构以及后续的规划，详细信息可参考 indico 附件

8、11月5号广州会议提交的报告在下周五组内做一下试讲

附图：

