

顶点探测器像素芯片设计

卢云鹏

2026/9/24



本周主要进展

- 初步确定了双列逻辑的时序
 - 读出1个pixel hit需要112ns
 - 确定了双列逻辑与外围读出之间的接口
- 李彤根据时序要求，修改驱动电路的MOS管尺寸
- LVDS设计需要能够与常规的FPGA I/O端口兼容
- 设计方案评审时间？