Contribution ID: **129** Type: **not specified**

基于线性放电 TOT 技术的低噪声前端读出 ASIC 设计

Friday, 15 August 2014 10:30 (15 minutes)

Presenter: 李怀申 (中国科学院高能物理研究所)

Session Classification: 第二分会场（核电子学、核医学电子学、抗辐射电子学与电磁脉冲）