DACs\_Top 端口说明

|  |  |  |
| --- | --- | --- |
| **名称** | **属性** | **描述** |
| DATA<59:0> | 输入 | 6个10bit电压DAC输入码字，连接至SPI |
| Input\_IBIAS\_20n<7:0> | 输入 | IBIAS\_20n 电流DAC输入码字，连接至SPI |
| Input\_IBIAS\_60n<7:0> | 输入 | IBIAS\_60n 电流DAC输入码字，连接至SPI |
| Input\_IDB\_4p5n<7:0> | 输入 | IDB\_4p5n 电流DAC输入码字，连接至SPI |
| Input\_IDB\_10n<7:0> | 输入 | IDB\_10n 电流DAC输入码字，连接至SPI |
| Input\_ITHR\_0p5n<7:0> | 输入 | ITHR\_0p5n 电流DAC输入码字，连接至SPI |
| Input\_ITHR\_1n<7:0> | 输入 | ITHR\_1n 电流DAC输入码字，连接至SPI |
| MONI\_SEL<0:11> | 输入 | 电流和电压DAC输出监控端口开关控制，连接至SPI 。MONI\_SEL<0:5>控制6个电流DAC，高电平选通，每次只能选通一个；  MONI\_SEL<6:11>控制6个电流DAC，高电平选通，每次只能选通一个 |
| VREF\_Voltage\_DAC | 输入 | 电压DAC的参考电压输入，连接至模拟输入PAD，可由测试板或者片内BandGap产生 |
| VREF\_BandGap | 输出 | BandGap输出电压测试端口，连接至模拟输出PAD。在测试板中需要设计成可以选择与VREF\_Voltage\_DAC相连，为芯片电压DAC提供参考电压（基准值1.2 V） |
| CRT\_MONI\_OUT | 输出 | 电流DAC输出监控端口，连接至模拟输出PAD，测试时需要外接1Mohm电阻 |
| VOL\_MONI\_OUT | 输出 | 电流DAC输出监控端口，连接至模拟输出PAD |
| IBIAS\_20n | 输出 | IBIAS\_20n电流偏置，连接至S0-S2的IBIAS |
| IBIAS\_60n | 输出 | IBIAS\_60n电流偏置，连接至S3的IBIAS |
| IDB\_4p5n | 输出 | IDB\_4p5n电流偏置，连接至S0-S2的IDB |
| IDB\_10n | 输出 | IDB\_4p5n电流偏置，连接至S3的IDB |
| ITHR\_0p5n | 输出 | IDB\_0p5n电流偏置，连接至S0-S2的ITHR |
| ITHR\_1n | 输出 | IDB\_1n电流偏置，连接至S3的ITHR |
| VCASN | 输出 | 电压偏置，连接至S0-S3的VCASN |
| VCASN2 | 输出 | 电压偏置，连接至S0-S3的VCASN2 |
| VCASP | 输出 | 电压偏置，连接至S0-S3的VCASP |
| VCLIP | 输出 | 电压偏置，连接至S0-S3的VCLIP |
| VREF\_Current\_DAC | 输出 | 电流DAC的参考电压，连接至Current\_DAC\_IBIAS\_20n，Current\_DAC\_IDB\_4.5n，Current\_DAC\_ITHR\_0.5n三个电流DAC的VREF |
| VREF\_Current\_DAC\_V2 | 输出 | 电流DAC的参考电压，连接至Current\_DAC\_IBIAS\_60n，Current\_DAC\_IDB\_10n，Current\_DAC\_ITHR\_1n三个电流DAC的VREF |