

HIRFL 真空监控系统硬件设计

介绍了以 ARM Cortex-A7 架构处理器和 CPLD 为核心的 HIRFL 真空监控系统的硬件设计。本文着重分析了 HIRFL 真空系统现有结构组成，针对已有软硬件结构，设计了在加速器现场方便维护和配置使用的真空监测硬件控制器。该控制器设计采用模块化结构，针对不同位置的真空设备可灵活替换；既能将实时数据上传至数据中心界面显示，也能远程单独查看真空状态和灵活进行连锁配置。具有成本低、可靠性高和较高的应用价值。

Primary author: 倪, 发福 (中国科学院近代物理研究所)

Co-authors: 王, 彦瑜 (中国科学院近代物理研究所); 周, 德泰 (中国科学院近代物理研究所); 马, 晓利 (中国科学院近代物理研究所)

Presenter: 倪, 发福 (中国科学院近代物理研究所)

Track Classification: 核电子学与探测技术 II